



Architecture et assembleur



ECTS
4 crédits



Composante
Faculté des
Sciences

Présentation

Description

Savoir choisir et mettre en œuvre un circuit numérique conventionnel combinatoire et ou séquentiel. Appréhender le fonctionnement d'une architecture de calculateur. Principes des architectures de calculateurs (recherche d'instruction, séquençement d'instruction, accès mémoire, interruptions).

Objectifs

Introduction : Évolution technologique, Principe de Von Neumann

Instructions : Format, Codage, Accès mémoire

Unité de traitement : Briques de construction (Éléments combinatoires, Éléments séquentiels), Fonctionnement d'une architecture, Améliorations possibles

Décodage d'instruction : Principe du décodage d'instruction, Microprogrammation

Systèmes d'interruptions : Principe et conséquences, Vectorisation

Systèmes d'entrées/sorties : Principe, Circuits d'Interfaces

Heures d'enseignement

Architecture et assembleur - TD	Travaux Dirigés	10,5h
Architecture et assembleur - TP	Travaux Pratiques	12h
Architecture et assembleur - CM	Cours Magistral	13,5h